

Enrollment No./Seat No.:

GUJARAT TECHNOLOGICAL UNIVERSITY
DIPLOMA IN ENGINEERING - SEMESTER - II EXAMINATION - WINTER 2025

Subject Code: C4321102

Date: 22-01-2026

Subject Name: Digital Electronics

Time: 10:30 AM TO 12:00PM

Total Marks: 70

Instructions:

1. Attempt all questions.
2. Make Suitable assumptions wherever necessary.
3. Each question is of 1 mark.
4. There is No negative marking.
5. Use of simple calculators and non-programmable scientific calculators are permitted.
6. English version is authentic.
7. Use only OMR to answer this question paper.

Marks

- Q.1** Which of the following is not a CODE?
A. BCD B. ASCII C. Gray D. Flip-flop
- Q.૧** નીચેનામાંથી કયો કોડ નથી?
A. BCD B. ASCII C. Gray D. Flipflop
- Q.2** The decimal equivalent of the octal number $(645)_8$ is _____.
A. $(450)_{10}$ B. $(451)_{10}$ C. $(421)_{10}$ D. $(501)_{10}$
- Q.૨** ઓક્ટલ નંબર $(645)_8$ નો દેસીમલ નંબર _____ છે.
A. $(450)_{10}$ B. $(451)_{10}$ C. $(421)_{10}$ D. $(501)_{10}$
- Q.3** Octal to binary conversion: $(24)_8 = ?$
A. $(111101)_2$ B. $(010100)_2$ C. $(111100)_2$ D. $(101010)_2$
- Q.૩** ઓક્ટલથી બાઈનરી રૂપાંતર: $(24)_8 = ?$
A. $(111101)_2$ B. $(010100)_2$ C. $(111100)_2$ D. $(101010)_2$
- Q.4** Binary addition $(1011 + 0110)$ gives:
A. 10001 B. 1001 C. 11001 D. 11011
- Q.૪** બાઈનરી સરવાળો $(1011 + 0110)$ _____ થાય.
A. 10001 B. 1001 C. 11001 D. 11011
- Q.5** $(F82)_{16} = (\quad)_2$
A. 1111 1000 1100 B. 1111 1000 0010 C. 1111 0010 1000 D. 1000 1111 0010
- Q.૫** $(F82)_{16} = (\quad)_2$
A. 1111 1000 1100 B. 1111 1000 0010 C. 1111 0010 1000 D. 1000 1111 0010

- Q.6** ASCII is a ____ bit code.
A. 7 B. 8 C. 4 D. 16
- Q.૬** ASCII એ ____ બીટ કોડ છે.
A. 7 B. 8 C. 4 D. 16
- Q.7** 1's complement of 1011101 is ____
A. 0101110 B. 1001101 C. 0100010 D. 1100101
- Q.૭** 1011101 નું 1's કોમ્પ્લિમેન્ટ ____ થાય.
A. 0101110 B. 1001101 C. 0100010 D. 1100101
- Q.8** Give Full form of BCD.
A. Binary Coded Decimal B. Binary Compact Data C. Binary Cum Decimal D. Binary Coded Data
- Q.૮** BCD નું ફૂલ ફોર્મ આપો.
A. બાયનરી કોડેડ ડેસીમલ B. બાયનરી કોમ્પેક્ટ ડેટા C. બાયનરી કમ ડેસીમલ D. બાયનરી કોડેડ ડેટા
- Q.9** Binary subtraction (1011 - 0010) gives:
A. 1011 B. 1001 C. 0010 D. 1110
- Q.૯** બાયનરી બાદબાકી (1011 - 0010) ____ થાય.
A. 1011 B. 1001 C. 0010 D. 1110
- Q.10** $(11101)_2 = (\quad)_{10}$
A. 30 B. 28 C. 29 D. 31
- Q.૧૦** $(11101)_2 = (\quad)_{10}$
A. 30 B. 28 C. 29 D. 31
- Q.11** Which of the following Number System has base-16?
A. Binary B. Hexa Decimal C. Octal D. Decimal
- Q.૧૧** નીચેનામાંથી કઈ નંબર સિસ્ટમમાં બેઝ-16 છે?
A. બાયનરી B. હેક્ઝા ડેસીમલ C. ઓક્ટલ D. ડેસીમલ
- Q.12** 2's Complement of 1011 is:
A. 1111 B. 0111 C. 0100 D. 0101
- Q.૧૨** 1011 નું 2's કોમ્પ્લિમેન્ટ ____ થાય.
A. 1111 B. 0111 C. 0100 D. 0101
- Q.13** Which gate is known as the universal gate?
A. NOR B. OR C. AND D. NOT
- Q.૧૩** કયો ગેટ યુનિવર્સલ ગેટ તરીકે ઓળખાય છે?
A. NOR B. OR C. AND D. NOT
- Q.14** Which of the following is not a logic gate?
A. AND B. OR C. IF D. NOT

- Q.૧૪** નીચેનામાંથી કયો લોજિક ગેટ નથી?
A. AND B. OR C. IF D. NOT
- Q.15** IC 7404 is _____ Gate IC.
A. AND B. OR C. NOT D. NAND
- Q.૧૫** IC 7404 એ _____ ગેટ IC છે.
A. AND B. OR C. NOT D. NAND
- Q.16** There are _____ cells in a 3-variable K-map.
A. 12 B. 18 C. 16 D. 8
- Q.૧૬** ૩-વેરીએબલ K-મેપમાં _____ સેલ હોય છે.
A. 12 B. 18 C. 16 D. 8
- Q.17** $(AB)' = A' + B'$ is the statement of which theorem ?
A. commutative law B. Ohm's theorem C. De-Morgan's theorem D. Boolean algebra
- Q.૧૭** $(AB)' = A' + B'$ કયા પ્રમેયનું વિધાન છે?
A. કોમ્યુટેટીવ નિયમ B. ઓહમ પ્રમેય C. દે-મોર્ગન પ્રમેય D. બૂલીયન એલ્જેબ્રા
- Q.18** Don't care conditions can be used for simplifying Boolean expressions in _____.
A. K-maps B. Registers C. Latches D. Terms
- Q.૧૮** _____ મા બુલિયન સમીકરણ ને સરળ બનાવવા માટે ડોન્ટ કેર શરતોનો ઉપયોગ કરી શકાય છે.
A. K-મેપ B. રજિસ્ટર C. લેચિસ D. ટર્મ
- Q.19** Complement of the expression $A'B + CD'$ is _____.
A. $(A' + B)(C' + D)$ B. $(A + B')(C' + D)$ C. $(A' + B)(C + D')$ D. $(A + B')(C + D')$
- Q.૧૯** $A'B + CD'$ નું કોમ્પ્લીમેન્ટ _____ થશે.
A. $(A' + B)(C' + D)$ B. $(A + B')(C' + D)$ C. $(A' + B)(C + D')$ D. $(A + B')(C + D')$
- Q.20** EXOR circuits can be constructed using.
A. OR gates only B. AND, OR gates C. AND, NOT gates D. AND, NOT and OR gates
- Q.૨૦** EXOR સર્કિટ _____ નો ઉપયોગ કરીને બનાવી શકાય છે.
A. OR gates only B. AND, OR gates C. AND, NOT gates D. AND, NOT and OR gates
- Q.21** $A \cdot B + A \cdot B' =$ _____.
A. A B. B C. A' D. B'
- Q.૨૧** $A \cdot B + A \cdot B' =$ _____.
A. A B. B C. A' D. B'
- Q.22** Which of the following is a Boolean operator representing the logical OR operation?
A. * B. + C. - D. /

- Q.૨૨** નીચેનામાંથી કયુ ઓપરેટર લોજિકલ OR ઓપરેશન દર્શાવે છે ?
A. * B. + C. - D. /
- Q.23** According to Boolean law: $A + A = ?$
A. 0 B. 1 C. A D. A.A
- Q.૨૩** બૂલિયન નિયમ અનુસાર: $A + A = ?$
A. 0 B. 1 C. A D. A.A
- Q.24** What is the output of AND gate if both inputs are 1?
A. 0 B. Tristate C. 1 D. Race
- Q.૨૪** જો બે ઇનપુટ 1 હોય તો AND ગેટનું આઉટપુટ શું થાય?
A. 0 B. ટ્રાઈસ્ટેટ C. 1 D. રેસ
- Q.25** $A \cdot A' = \underline{\hspace{2cm}}$
A. 1 B. 0 C. 2A D. A
- Q.૨૫** $A \cdot A' = \underline{\hspace{2cm}}$
A. 1 B. 0 C. 2A D. A
- Q.26** Which of the following gate is called as equality detector?
A. EXOR B. NAND C. AND D. EX-NOR
- Q.૨૬** નીચેના માંથી કયો ગેટ ઇક્વાલિટી ડિટેક્ટર તરીકે ઓળખાય છે?
A. EXOR B. NAND C. AND D. EX-NOR
- Q.27** What gate is 7432 IC?
A. EXOR B. NAND C. AND D. OR
- Q.૨૭** 7432 IC કયું ગેટ છે?
A. EXOR B. NAND C. AND D. OR
- Q.28** which of the following gates can be used for parity generator.
A. AND
B. NOR
C. OR
D. EXOR
- Q.૨૮** આમાંથી કયો ગેટ પેરિટી જનરેટર તરીકે વપરાઈ છે.
A. AND
B. NOR
C. OR
D. EXOR
- Q.29** _____ are an example of a combinational circuit.
A. Encoders B. Shift registers C. Flip-flops D. Counters
- Q.૨૯** _____ એ કોમ્બિનેસનલ સર્કિટનું ઉદાહરણ છે.
A. એન્કોડર્સ B. શિફ્ટ રજીસ્ટર્સ C. ફ્લિપ ફ્લોપ D. કાઉન્ટર્સ

- Q.30** Convert Binary Number (1010) into Gray code.
A. 1111 B. 1000 C. 0101 D. 1110
- Q.30** બાઈનરી નંબર)1010) ને ગ્રે કોડ કન્વર્ટ કરો.
A. 1111 B. 1000 C. 0101 D. 1110
- Q.31** Which of the following is not an example of Multiplexer?
A. 4:1 B. 8:1 C. 16:1 D. 1:8
- Q.31** નીચેનામાંથી કયું મલ્ટીપ્લેક્સર નું ઉદાહરણ નથી?
A. 4:1 B. 8:1 C. 16:1 D. 1:8
- Q.32** Which of the following device is also called as Data Selector?
A. Demultiplexer B. Multiplexer C. Encoder D. Decoder
- Q.32** નીચેનામાંથી કયા ઉપકરણને ડેટા સિલેક્ટર તરીકે પણ ઓળખવામાં આવે છે?
A. ડીમલ્ટીપ્લેક્સર B. મલ્ટીપ્લેક્સર C. એનકોડર D. ડીકોડર
- Q.33** In 4:1 Multiplexer how many select lines are required?
A. 1 B. 2 C. 3 D. 4
- Q.33** 4:1 મલ્ટીપ્લેક્સર માં કેટલી સિલેક્ટ લાઈનો જરૂરી છે?
A. 1 B. 2 C. 3 D. 4
- Q.34** How many inputs must a full-adder have?
A. 2 B. 4 C. 3 D. 5
- Q.34** ફુલ-એડર પાસે કેટલા ઇનપુટ હોવા જોઈએ?
A. 2 B. 4 C. 3 D. 5
- Q.35** In a 8:3 encoder, how many input lines are there?
A. 2 B. 3 C. 4 D. 8
- Q.35** ૮:૩ એનકોડર માં કેટલી ઇનપુટ લાઈન હોય છે ?
A. 2 B. 3 C. 4 D. 8
- Q.36** A full-adder has a $C_{in} = 0$. What are the sum (S) and the carry (C_{out}) when $A = 1$ and $B = 1$.
A. $S = 0$, $C_{out} = 1$ B. $S = 1$, $C_{out} = 0$ C. $S = 1$, $C_{out} = 0$ D. $S = 0$, $C_{out} = 0$
- Q.36** ફુલ-એડર પાસે $C_{in} = 0$ છે. $A = 1$ અને $B = 1$ હોય ત્યારે સરવાળો (S) અને કેરી (C_{out}) શું છે
A. $S = 0$, $C_{out} = 1$ B. $S = 1$, $C_{out} = 0$ C. $S = 1$, $C_{out} = 0$ D. $S = 0$, $C_{out} = 0$
- Q.37** How many inputs will a decimal-to-BCD encoder have?
A. 4 B. 8 C. 10 D. 16
- Q.37** ડેસિમલ થી BCD એન્કોડરમાં કેટલા ઇનપુટ હશે?
A. 4 B. 8 C. 10 D. 16
- Q.38** What is the main function of a half adder?
A. To subtract two binary numbers B. To add two single-bit binary number
C. To add three binary numbers D. To subtract three binary numbers

- Q.38** હાફ એડરનું મુખ્ય કાર્ય શું છે?
 A. બે બાઈનરી સંખ્યાઓની બાદબાકી કરવા માટે B. બે સિંગલ બીટ બાઈનરી સંખ્યાઓને ઉમેરવા માટે
 C. ત્રણ બાઈનરી સંખ્યાઓને ઉમેરવા માટે D. ત્રણ બાઈનરી સંખ્યાઓની બાદબાકી કરવા માટે
- Q.39** The gates required to build a half adder are _____.
 A. EX-OR gate, NOR gate B. EX-OR gate, OR gate C. EX-NOR gate, AND gate D. EX-OR gate, AND gate
- Q.39** હાફ એડર બનાવવા માટે જરૂરી ગેટ્સ _____ છે.
 A. EX-OR gate, NOR gate B. EX-OR gate, OR gate C. EX-NOR gate, AND gate D. EX-OR gate, AND gate
- Q.40** The two input MUX would have _____.
 A. 1 select line B. 2 select lines C. 4 select lines D. 3 select lines
- Q.40** બે ઇનપુટ MUX માં _____ હશે.
 A. 1 select line B. 2 select lines C. 4 select lines D. 3 select lines
- Q.41** 4 to 1 MUX would have _____.
 A. 1 output B. 2 outputs C. 3 outputs D. 4 outputs
- Q.41** 4 થી 1 MUX પાસે _____ હશે.
 A. 1 output B. 2 outputs C. 3 outputs D. 4 outputs
- Q.42** How many AND gates are required for a 1-to-8 multiplexer?
 A. 2 B. 6 C. 8 D. 5
- Q.42** 1-થી-8 મલ્ટિપ્લેક્સર માટે કેટલા AND ગેટની જરૂર છે?
 A. 2 B. 6 C. 8 D. 5
- Q.43** Most demultiplexers facilitate which type of conversion?
 A. Decimal-to-hexadecimal B. Single input, multiple outputs C. AC to DC D. Odd parity to even parity
- Q.43** મોટા ભાગના ડિમલ્ટિપ્લેક્સર કયા પ્રકારના રૂપાંતરણમાં મદદ કરે છે?
 A. Decimal-to-hexadecimal B. Single input, multiple outputs C. AC to DC D. Odd parity to even parity
- Q.44** Convert this Gray code (1100)Gray into binary number.
 A. 1111 B. 1100 C. 1000 D. 1010
- Q.44** આ ગ્રે કોડ (1100)_{Gray} ને બાઈનરી નંબરમાં રૂપાંતરિત કરો.
 A. 1111 B. 1100 C. 1000 D. 1010
- Q.45** How much storage capacity does each stage in a shift register represent?
 A. One bit B. Two bits C. Four bits D. Eight bits
- Q.45** પ્રત્યેક તબક્કામાં શિફ્ટ રજીસ્ટર કેટલું સંગ્રહ ક્ષમતા દર્શાવે છે?
 A. 1-બીટ B. 2- બીટ C. 4-બીટ D. 8- બીટ

- Q.46** To keep output data accurate, 4-bit series-in, parallel-out shift registers employ a _____
A. Divide-by-4 clock pulse B. Sequence generator C. Strobe line D. Multiplexer
- Q.47** આઉટપુટ ડેટાને ચોક્કસ રાખવા માટે, 4-બિટ શ્રેણી-માં, સમકક્ષ-બહાર શિફ્ટ રજીસ્ટર.....ઉપયોગ કરે છે
A. ડિવાઇડ બાય 4 કલોક પલ્સ B. સિક્વેન્સ જનરેટર C. સ્ટ્રોબ લાઇન D. મલ્ટિપ્લેક્સર
- Q.48** Which of the following is a type of Flip-flop?
A. JK B. JR C. JT D. JP
- Q.49** નીચેનામાંથી કયો ફ્લિપફ્લોપનો પ્રકાર છે ?
A. JK B. JR C. JT D. JP
- Q.50** The truth table for an SR flip-flop has how many VALID entries?
A. 1 B. 2 C. 3 D. 4
- Q.51** SR ફ્લિપ-ફ્લોપ માટે ટ્રુથ ટેબલમાં કેટલી માન્ય એન્ટ્રીઓ છે?
A. 1 B. 2 C. 3 D. 4
- Q.52** A basic S-R flip-flop can be constructed by cross-coupling of which basic logic gates?
A. AND or OR gates B. XOR or XNOR gates C. NOR or NAND gates D. AND or NOR gates
- Q.53** એક મૂળભૂત S-R ફ્લિપ-ફ્લોપ કયા મૂળભૂત તર્ક ગેટ્સના ક્રોસ-કપલિંગથી બનાવી શકાય?
A. AND or OR gates B. XOR or XNOR gates C. NOR or NAND gates D. AND or NOR gates
- Q.54** The logic circuits whose outputs at any instant of time depends only on the present input but also on the past outputs are called _____
A. Combinational circuits B. Sequential circuits C. Latches D. Flip-flops
- Q.55** લોજિક સર્કિટ કે જેમના આઉટપુટ કોઈ ચોક્કસ ક્ષણે માત્ર વર્તમાન ઇનપુટ પર આધારિત નથી, પરંતુ ભૂતકાળના આઉટપુટ પર પણ આધારિત હોય છે તેનું નામ _____ છે.
A. કોમ્બિનેશનલ સર્કિટ B. સિક્વેન્શિયલ સર્કિટ C. લેચેસ D. ફ્લિપ ફ્લોપ
- Q.56** In S-R flip-flop, if $Q = 0$ the output is said to be _____
A. Set B. Reset C. Previous state D. Current state
- Q.57** S-R ફ્લિપ-ફ્લોપમાં, જો $Q = 0$ હોય, તો આઉટપુટને _____ કહેવાશે
A. સેટ B. રિસેટ C. પ્રિવિયસ સ્ટેટ D. કરંટ સ્ટેટ
- Q.58** The meaning of 'D' in D-flip-flop is _____.
A. Double B. Data C. Down D. Digit
- Q.59** D ફ્લિપ ફ્લોપ મા , Dનો અર્થ _____ થાય છે.
A. Double B. Data C. Down D. Digit
- Q.60** The outputs of JK flip-flop are _____.
A. J and K B. A and B C. S and R D. Q and Q'
- Q.61** JK ફ્લિપ ફ્લોપના આઉટપુટ _____ છે.
A. J અને K B. A અને B C. S અને R D. Q અને Q'

- Q.54** How is a J-K flip-flop made to toggle?
A. $J = 0, K = 0$ B. $J = 0, K = 1$ C. $J = 1, K = 0$ D. $J = 1, K = 1$
- Q.૫૪** ટોગલ કરવા માટે J-K ફ્લિપ ફ્લોપ કઈ રીતે બનાવવા મા આવે છે?
A. $J = 0, K = 0$ B. $J = 0, K = 1$ C. $J = 1, K = 0$ D. $J = 1, K = 1$
- Q.55** A digital circuit which is used for counting pulses is called as _____.
A. Flip-flop B. Counter C. Shift Registers D. Encoder
- Q.૫૫** ડિજિટલ સર્કિટ કે જેનો ઉપયોગ પલ્સની ગણતરી માટે થાય છે તેને _____ કહે છે.
A. ફ્લિપ ફ્લોપ B. કાઉન્ટર C. શિફ્ટ રજિસ્ટર D. એન્કોડર
- Q.56** The full form of SR is _____.
A. Set Reset B. System Rated C. Set Ready D. Set Rated
- Q.૫૬** SR નું ફુલ ફોર્મ _____ છે.
A. Set Reset B. System Rated C. Set Ready D. Set Rated
- Q.57** Which of the following is not a type of Counter?
A. Ring B. Decade C. Master Slave D. Ripple
- Q.૫૭** નીચેનામાંથી કયો કાઉન્ટરનો પ્રકાર નથી?
A. રીંગ B. ડીકેડ C. માસ્ટર સ્લેવ D. રીપલ
- Q.58** What is the difference between a shift-right register and a shift-left register?
A. There is no difference B. The direction of the shift C. Propagation delay D. The clock input
- Q.૫૮** શિફ્ટ-રાઈટ રજિસ્ટર અને શિફ્ટ-લેફ્ટ રજિસ્ટર વચ્ચે શું ફરક છે?
A. કોઈ ડિફરન્સ નથી B. શિફ્ટ કરવાની દિશા C. પ્રોપોગેશન ડિલે D. કલોક પલ્સ
- Q.59** The full form of SIPO is _____.
A. Serial-in Parallel-out B. Parallel-in Serial-out C. Serial-in Serial-out D. Serial-In Peripheral-Out
- Q.૫૯** SIPO નો પુરુ નામ _____ છે.
A. સીરિયલ-ઇન પેરલેલ-આઉટ B. પેરલેલ-ઇન સીરિયલ-આઉટ
C. સીરિયલ-ઇન સીરિયલ-આઉટ D. સીરિયલ-ઇન પેરિફેરલ-આઉટ
- Q.60** If a JK Flip flop toggles more than once during one clock cycle ,it is called.....
A. Bouncing B. Racing C. Pinging D. Spiking
- Q.૬૦** જો કોઈ JK ફ્લિપ ફ્લોપ એક કલોક ચક્ર દરમિયાન એક થી વધુ વાર ટોગલ કરે, તો તેને કહેવામાં આવે છે.....
A. બાઉન્સિંગ B. રેસિંગ C. પિંગિંગ D. સ્પાયકિંગ
- Q.61** Which of the following is not a Logic Family?
A. TTL B. CMOS C. ECL D. RAM
- Q.૬૧** નીચેનામાંથી કયું લોજિક ફેમિલી નથી?
A. TTL B. CMOS C. ECL D. RAM

- Q.62** The full form of EPROM is _____.
 A. Easy Programmable Read Only Memory B. Erasable Programmable Read Only Memory
 C. Eradicate Programmable Read Only Memory D. Easy Programmable Read Out Memory
- Q.૬૨** EPROM નું પૂરું નામ _____ છે.
 A. Easy Programmable Read Only Memory B. Erasable Programmable Read Only Memory
 C. Eradicate Programmable Read Only Memory D. Easy Programmable Read Out Memory
- Q.63** Which logic family has low power consumption?
 A. RTL B. DTL C. TTL D. CMOS
- Q.૬૩** કયા લોજિક ફેમીલીનો પાવર વપરાશ ઓછો છે?
 A. RTL B. DTL C. TTL D. CMOS
- Q.64** CMOS stands for
 A. Corrected Metal Oxide Semiconductor B. Complementary Metal Oxide Semiconductor
 C. Computed Metal Oxide Semiconductor D. Capacitor Metal Oxide Semiconductor
- Q.૬૪** CMOS નો અર્થ _____ થાય છે.
 A. Corrected Metal Oxide Semiconductor B. Complementary Metal Oxide Semiconductor
 C. Computed Metal Oxide Semiconductor D. Capacitor Metal Oxide Semiconductor
- Q.65** _____ of a logic family is the product of power dissipation and propagation delay.
 A. Fan in B. Fan out C. Figure of merit D. Noise Margin
- Q.૬૫** _____ એ લોજિક ફેમીલીના પાવર ડિસિપેશન અને પ્રોપોગેશન વિલુંબનો ગુણાકાર છે.
 A. ફેન ઈન B. ફેન આઉટ C. ફિગર ઓફ મેરીટ D. નોઈઝ માર્જિન
- Q.66** Which of the following Memory is said to be Non-volatile Memory?
 A. RAM B. DRAM C. SRAM D. ROM
- Q.૬૬** નીચેનામાંથી કઈ મેમરીને નોન-વોલેટાઈલ મેમરી કહેવામાં છે?
 A. RAM B. DRAM C. SRAM D. ROM
- Q.67** In E-waste Management of Digital ICs 'E' stands for:
 A. Easy B. Environment C. Earth D. Electronic
- Q.૬૭** ડિજિટલ આઈસીના ઇ-વેસ્ટ મેનેજમેન્ટમાં 'ઇ' શું છે:
 A. Easy B. Environment C. Earth D. Electronic
- Q.68** What is the term for the process of extracting valuable materials from e-waste for reuse?
 A. Incineration B. Recycling C. Landfilling D. Dumping
- Q.૬૮** -કચરાના પુનઃઉપયોગમાંથી મૂલ્યવાન સામગ્રી કાઢવાની પ્રક્રિયા માટે શું શબ્દ છે?
 A. ભસ્મીકરણ B. રિસાઈકલિંગ C. લેન્ડફિલિંગ D. ડમ્પિંગ

- Q.69** A ROM is defined as _____.
A. Read Out Memory B. Read Only Memory C. Read Once Memory D. Read One Memory
- Q.69** ROM ને _____ તરીકે વ્યાખ્યાયિત કરવામા આવે છે.
A. Read Out Memory B. Read Only Memory C. Read Once Memory D. Read One Memory
- Q.70** The maximum number of inputs of a logic gate is called as:
A. Fan in B. Fan out C. Propagation delay D. Noise Margin
- Q.70** લોજિક ગેટના ઇનપુટની મહત્તમ સંખ્યાને _____ કહે છે.
A. ફેન ઇન B. ફેન આઉટ C. પ્રોપોગેશન ડીલે D. નોઇઝ માર્જિન
